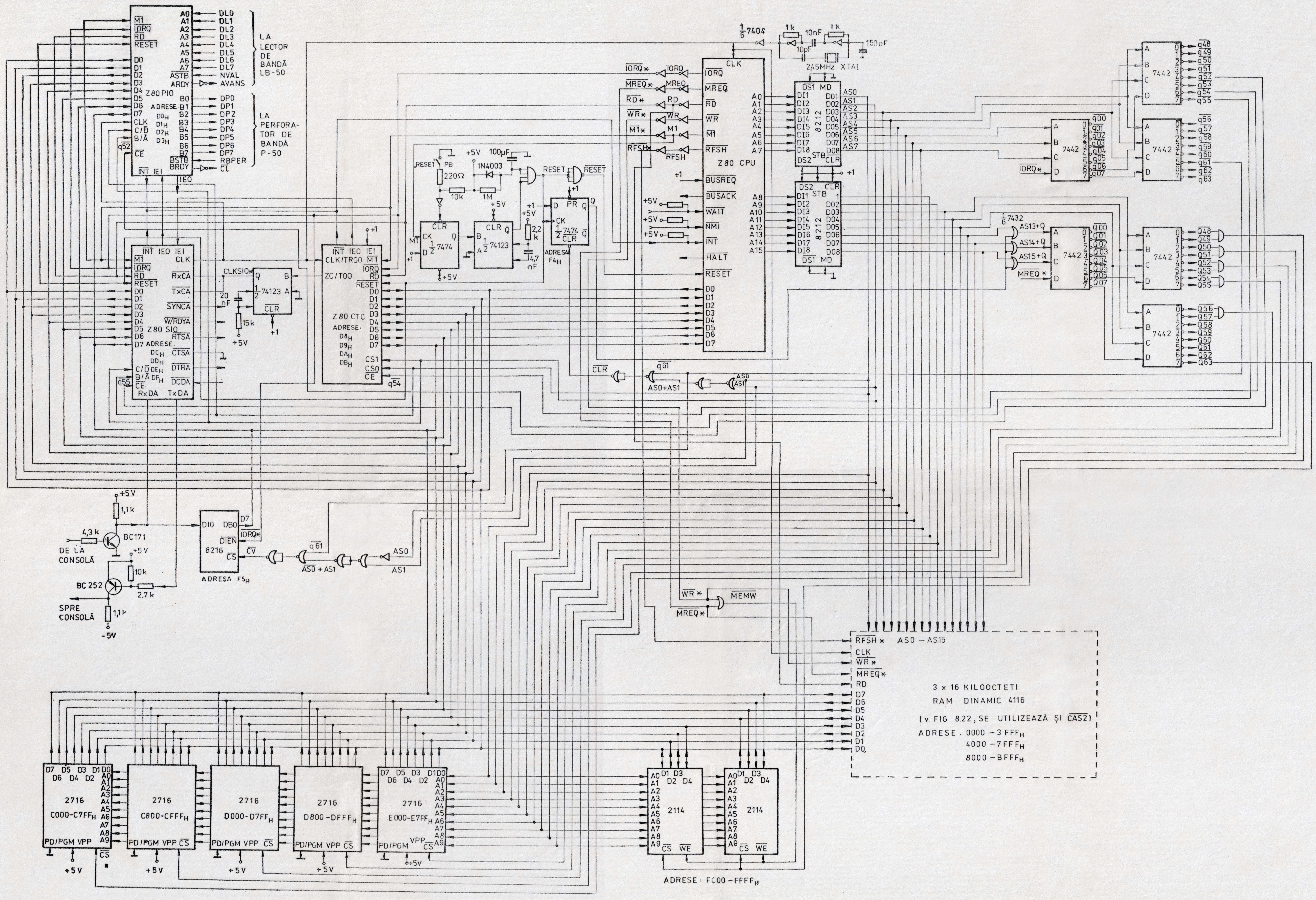
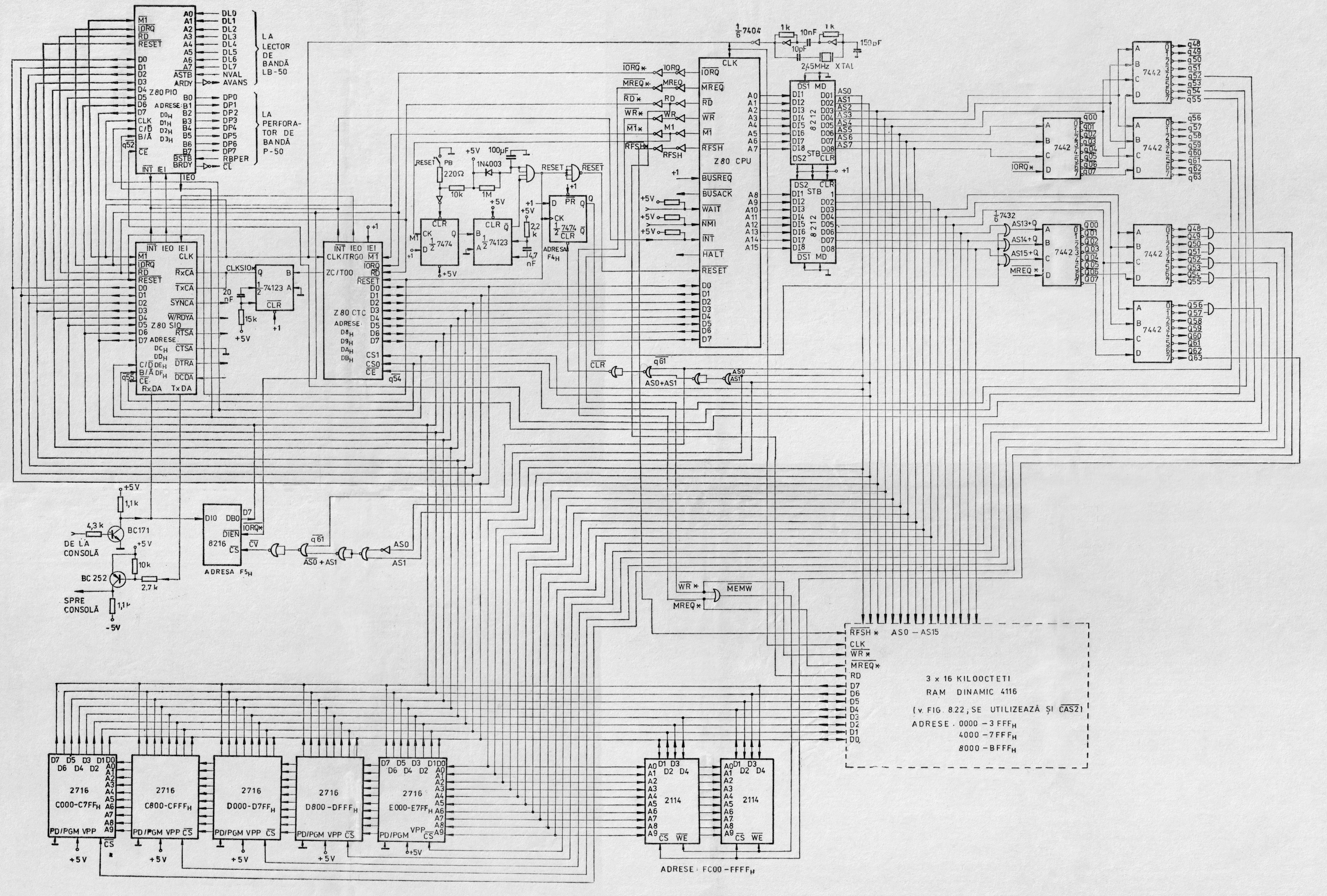
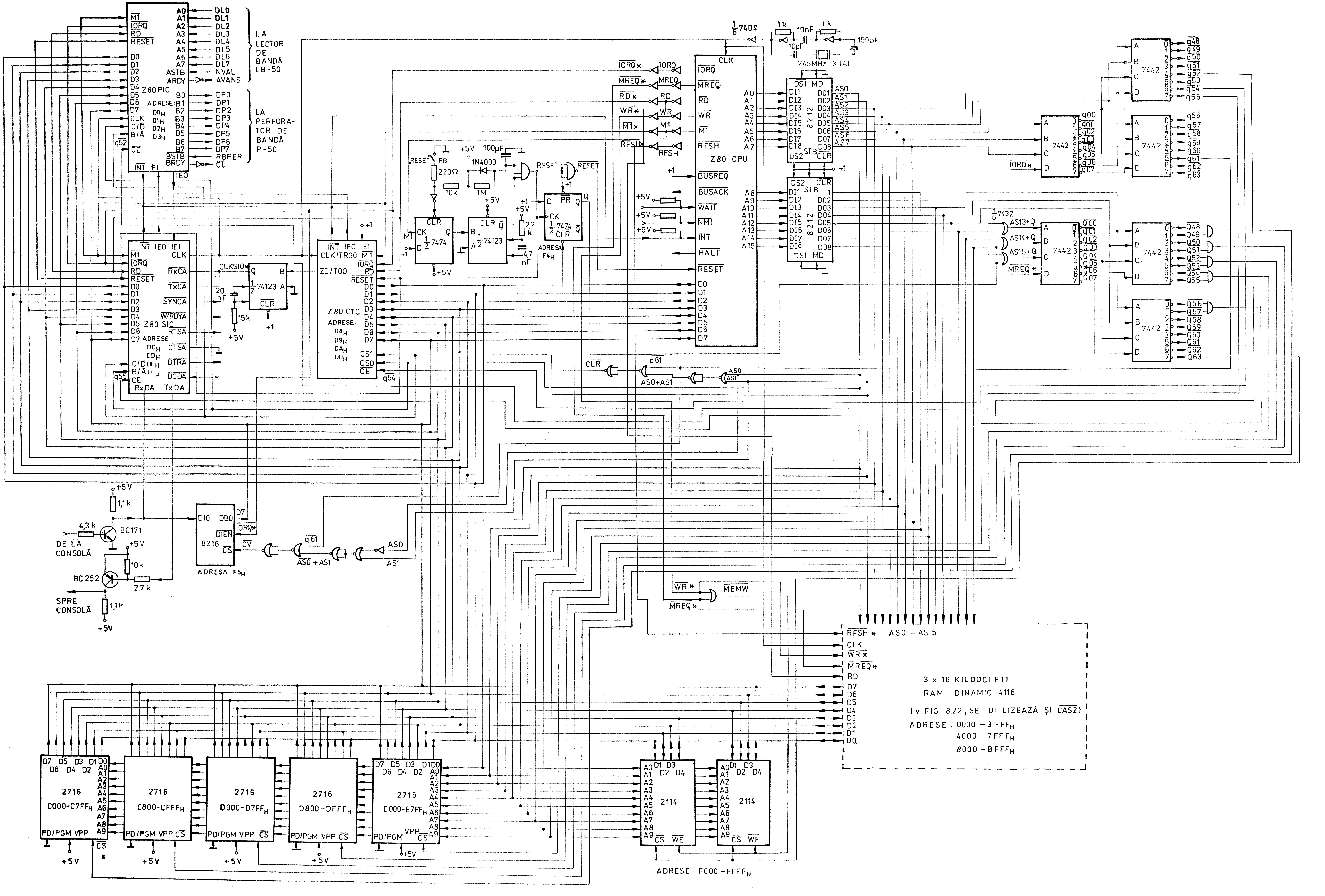

LA LECTOR DE BANDĂ LB-50
LA PERFORATOR DE BANDĂ P-50
Z80 PIO
ADRESE: D0H D1H D2H D3H
DL0 DL1 DL2 DL3 DL4 DL5 DL6 DL7 NVAL AVANS
DP0 DP1 DP2 DP3 DP4 DP5 DP6 DP7 RBPER CL
Z80 SIO
ADRESE DCH DDH DEH DFH
CLKSIO
1/2 74123
20 nF
15k
+5V
Z80 CTC
ADRESE: D8H D9H DAH DBH
RESET PB
220Ω
1N4003
100µF
10k
1M
1/2 7474
2,2 k
4,7 nF
ADRESA F4H
1/6 7404
1k
10nF
10pF
150pF
2,45MHz XTAL
Z80 CPU
8212
IORQ* MREQ* RD* WR* M1* RFSH*
BUSREQ BUSACK WAIT NMI INT HALT RESET
AS0 AS1 AS2 AS3 AS4 AS5 AS6 AS7
7442
1/6 7432
AS13+Q
AS14+Q
AS15+Q
q61
AS0+AS1
4,3 k
BC171
DE LA CONSOLĂ
1,1 k
10k
BC 252
2,7 k
SPRE CONSOLĂ
-5V
8216
ADRESA F5H
MEMW
3 x 16 KILOOCTETI
RAM DINAMIC 4116
(v. FIG. 8.22, SE UTILIZEAZĂ ȘI CAS2)
ADRESE: 0000 – 3FFFH
4000 – 7FFFH
8000 – BFFFH
AS0 – AS15
2716
C000-C7FFH
C800-CFFFH
D000-D7FFH
D800-DFFFH
E000-E7FFH
2114
ADRESE: FC00-FFFFH



Z80 PIO
ADRESE: D0H D1H D2H D3H
DL0 DL1 DL2 DL3 DL4 DL5 DL6 DL7 NVAL AVANS
LA LECTOR DE BANDĂ LB-50
DP0 DP1 DP2 DP3 DP4 DP5 DP6 DP7 RBPER CL
LA PERFORATOR DE BANDĂ P-50
Z80 SIO
ADRESE: DCH DDH DEH DFH
CLKSIO* 74123 20 nF 15k +5V +1
Z80 CTC
ADRESE: D8H D9H DAH DBH
RESET PB 220Ω 10k 1M 1N4003 100μF +5V
1/2 7474 1/2 74123 2,2 k 4,7 nF
1/2 7474 ADRESA F4H
RESET
1/6 7404 1k 10nF 1k 150pF 10pF 2,45MHz XTAL
Z80 CPU
IORQ* MREQ* RD* WR* M1* RFSH*
BUSREQ BUSACK WAIT NMI INT HALT RESET
8212 8212
AS0 AS1 AS2 AS3 AS4 AS5 AS6 AS7
7442
1/6 7432 AS13+Q AS14+Q AS15+Q MREQ*
q00 q01 q02 q03 q04 q05 q06 q07
q48 q49 q50 q51 q52 q53 q54 q55 q56 q57 q58 q59 q60 q61 q62 q63
Q00 Q01 Q02 Q03 Q04 Q05 Q06 Q07
Q48 Q49 Q50 Q51 Q52 Q53 Q54 Q55 Q56 Q57 Q58 Q59 Q60 Q61 Q62 Q63
CLR q61 AS0+AS1 AS0 AS1
+5V 1,1k 4,3 k BC171 DE LA CONSOLĂ
BC 252 10k 2,7 k SPRE CONSOLĂ 1,1k -5V
8216 DI0 DB0 D7 IORQ* DIEN CS CV
ADRESA F5H
q61 AS0 + AS1 AS0 AS1
WR* MREQ* MEMW
RFSH* AS0 – AS15
CLK WR* MREQ* RD D7 D6 D5 D4 D3 D2 D1 D0
3 x 16 KILOOCTETI
RAM DINAMIC 4116
(v. FIG. 8.22, SE UTILIZEAZĂ ȘI CAS2)
ADRESE. 0000 – 3FFFH
4000 – 7FFFH
8000 – BFFFH
2716 C000-C7FFH
2716 C800-CFFFH
2716 D000-D7FFH
2716 D800-DFFFH
2716 E000-E7FFH
PD/PGM VPP CS +5V
2114 2114
ADRESE: FC00 – FFFFH



Z80 PIO
M1
IORQ
RD
RESET
D0
D1
D2
D3
D4
D5
D6
D7
CLK
C/D
B/A
q52
CE
INT IEI
IEO
A0 A1 A2 A3 A4 A5 A6 A7
ASTB
ARDY
DL0 DL1 DL2 DL3 DL4 DL5 DL6 DL7
NVAL
AVANS
LA LECTOR DE BANDĂ LB-50
ADRESE: D0H D1H D2H D3H
B0 B1 B2 B3 B4 B5 B6 B7
BSTB
BRDY
DP0 DP1 DP2 DP3 DP4 DP5 DP6 DP7
RBPER
CL
LA PERFORATOR DE BANDĂ P-50
Z80 SIO
INT IEO IEI
CLK
RxCA
TxCA
SYNCA
W/RDYA
RTSA
CTSA
DTRA
DCDA
ADRESE: DCH DDH DEH DFH
q55
RxDA TxDA
CLKSIO
20 nF
15k
+5V
1/2 74123
CLR
+1
Z80 CTC
CLK/TRG0
ZC/TO0
CS1
CS0
q54
ADRESE: D8H D9H DAH DBH
RESET PB
220Ω
10k
1M
1N4003
100µF
+5V
1/2 7474
1/2 74123
2,2 k
4,7 nF
RESET
PR
ADRESA F4H
1/6 7404
1k
10nF
10pF
150pF
2,45MHz XTAL
Z80 CPU
IORQ*
MREQ*
RD*
WR*
M1*
RFSH*
BUSREQ
BUSACK
WAIT
NMI
INT
HALT
A8 A9 A10 A11 A12 A13 A14 A15
8212
DS1 MD
DS2 STB CLR
DI1 DI2 DI3 DI4 DI5 DI6 DI7 DI8
DO1 DO2 DO3 DO4 DO5 DO6 DO7 DO8
AS0 AS1 AS2 AS3 AS4 AS5 AS6 AS7
7442
q00 q01 q02 q03 q04 q05 q06 q07
q48 q49 q50 q51 q52 q53 q54 q55
q56 q57 q58 q59 q60 q61 q62 q63
1/6 7432
AS13+Q
AS14+Q
AS15+Q
MREQ*
Q00 Q01 Q02 Q03 Q04 Q05 Q06 Q07
Q48 Q49 Q50 Q51 Q52 Q53 Q54 Q55
Q56 Q57 Q58 Q59 Q60 Q61 Q62 Q63
CLR
q61
AS0+AS1
AS0
AS1
+5V
1,1k
4,3k
BC171
DE LA CONSOLĂ
10k
BC 252
2,7k
SPRE CONSOLĂ
1,1k
-5V
8216
DI0 DB0
D7
IORQ*
DIEN
CS
CV
ADRESA F5H
AS0 + AS1
WR*
MEMW
MREQ*
RFSH* AS0 – AS15
CLK
WR*
MREQ*
RD
D7 D6 D5 D4 D3 D2 D1 D0
3 x 16 KILOOCTETI
RAM DINAMIC 4116
(v. FIG. 8.22, SE UTILIZEAZĂ ȘI CAS2)
ADRESE: 0000 – 3FFFH
4000 – 7FFFH
8000 – BFFFH
2716
C000-C7FFH
C800-CFFFH
D000-D7FFH
D800-DFFFH
E000-E7FFH
PD/PGM VPP CS
+5V
2114
A0 A1 A2 A3 A4 A5 A6 A7 A8 A9
CS WE
ADRESE: FC00 – FFFFH